



ANNO ACCADEMICO: 2019-20

INSEGNAMENTO/MODULO: Architettura dei Calcolatori Elettronici (AdCE)

TIPOLOGIA DI ATTIVITÀ FORMATIVA: Base

DOCENTE: Marco Carpentieri

e-mail: marca66@virgilio.it | sito web: moodle (unibas)

Lingua di insegnamento: Italiano

n. CFU: 6	n. ore: 48	Sede: Potenza Dipartimento: Matematica, Informatica ed Economia (DiMIE) CdS: Informatica (triennale in Scienze e Tecnologie ...)	I anno II semestre
--------------	------------	----------------------------------------------------------------------------------------------------------------------------------------	--------------------

OBIETTIVI FORMATIVI E RISULTATI DI APPRENDIMENTO: Il corso mira a far acquisire conoscenze, abilità e competenze di base necessarie a comprendere i principi logici di consistenza, funzionali, di progettazione e realizzazione delle architetture mono-processore. Si chiede di dimostrare/sviluppare una metodologia di studio ed apprendimento che consenta di acquisire le dette conoscenze (etc.) in modo organico, costruttivo, verificabili secondo criteri di sinteticità e completezza, profili compilativi, tecnico pratici e formali.

PREREQUISITI (non necessari): Fondamenti di Algebra e Logica.

CONTENUTI DEL CORSO: *Fondamenti teorici di consistenza, funzionalità e logica architetture circuitali*

METODI DIDATTICI: Lezioni frontali, seminari, esercitazioni

MODALITÀ DI VERIFICA DELL'APPRENDIMENTO: Seminari, Prove aperte integrate

TESTI DI RIFERIMENTO E DI APPROFONDIMENTO, MATERIALE DIDATTICO ON-LINE

- Dispense (moodle) ed appunti
- Introduction to the organization and design of a computer, Franco P. Preparata, Franco Angeli Publisher, 2002
- Structure and design of computers: the hardware and software interface, David A. Patterson and John L. Hennessy, 2006